



UNIVERSITÀ
degli STUDI
di CATANIA



Ministero dell'Università e della Ricerca

Area della Ricerca
Ufficio Borse di Studio per Ricerca

IL RETTORE

- Visto il vigente Statuto d'Ateneo;
- vista la legge n. 398 del 30 novembre 1989 concernente norme in materia di borse di studio universitarie;
- vista la legge n. 210 del 3 luglio 1998, ed in particolare l'art. 4, comma 3, in cui è disposto che alle borse di studio conferite dalle Università per attività di ricerca post laurea si applicano le disposizioni di cui all'articolo 6, commi 6 e 7, della legge n.398 del 30 novembre 1989;
- visto l'art. 47 del TUIR e l'art. 4 della legge n.476 del 13.8.84;
- visto l'art. 2 del decreto interministeriale del 13.04.1990;
- vista la legge n. 240 del 30 dicembre 2010 e successive modifiche ed integrazioni;
- visti i D.R. n. 4316 del 11.10.2011 e n. 4858 del 12.12.2012 con i quali è stato emanato e successivamente modificato il regolamento per il conferimento delle borse di studio, ai sensi della legge 240 del 30.12.2010 e successive modifiche ed integrazioni;
- visto il bando di concorso, per titoli e colloquio, emanato con D.R. n. 303, registrato in data 25.01.2024, per titoli e colloquio, per il conferimento di due borse di studio per ricerca, ciascuna della durata di 3 mesi e dell'importo di euro 3.000,00 (euro tremila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32), interessati a partecipare all'attività di ricerca sulla tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto "Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" e all'ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall'Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021- CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- visto il D.R. n. 1012, registrato in data 07.03.2024, con cui è stato dichiarato vincitore della borsa di studio per ricerca il candidato con ID risposta n. 2;
- considerato che il Consiglio del Dipartimento di Ingegneria Elettrica, Elettronica e Informatica, nell'adunanza del 11.12.2024, prot. n. 393433 del 19.12.2024, si è pronunciato favorevolmente per il rinnovo per ulteriori mesi 3 (tre) della suddetta borsa di studio per ricerca;
- accertata la copertura finanziaria da parte della struttura proponente, giusta nota istruttoria prot. n. 393433 del 19.12.2024;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19.09.2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il Prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto,



UNIVERSITÀ
degli STUDI
di CATANIA



Ministero dell'Università e della Ricerca

Area della Ricerca
Ufficio Borse di Studio per Ricerca

DECRETA

Art. 1 – Per i motivi indicati nelle superiori premesse, al candidato con ID risposta n. 2, è prolungata alle stesse condizioni, per la durata di ulteriori mesi 3, la borsa di studio per ricerca dell'importo di euro 3.000,00 (euro tremila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32), interessati a partecipare all'attività di ricerca sulla tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto "Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" e all'ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall'Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021– CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica.

Art. 2 L'importo della borsa, pari ad euro 3.000,00 (euro tremila/00), verrà erogato in una rata unica posticipata.

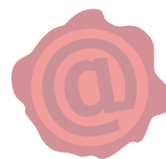
Il pagamento sarà effettuato previa attestazione del Responsabile scientifico della ricerca.


Al pagamento provvederanno i competenti Uffici dell'Amministrazione centrale.

Catania, 30/12/2024

Prof. Francesco Priolo

FRANCESCA MARIA
PATRIZIA LONGO
UNIVERSITA' DEGLI
STUDI DI CATANIA
PRORETTORE
VICARIO
20.12.2024 15:02:07
GMT+02:00



 UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale
30/12/2024
Prot.395852..... Tit.III Cl..12
Rep. Decreti 5706

TNP/EC