



UNIVERSITÀ  
degli STUDI  
di CATANIA

UNIVERSITÀ DEGLI STUDI DI CATANIA Protocollo Generale
07/02/2023
Prot. ..60799..... Tit..VII Cl..1..
Rep. Decreti ...489.....



Ministero dell'Istruzione, dell'Università e  
della Ricerca

## IL RETTORE

- Visto il bando di concorso, emanato con D.R. n. 4157, registrato in data 17.11.2022, per titoli e colloquio, per il conferimento di due borse di studio ciascuna della durata di 4 mesi e dell'importo di euro 4.000,00 (euro quattromila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure in Automation Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività, in corso di svolgimento, nell'ambito della tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di ricerca "Specificazione, progettazione e realizzazione di componenti HW e SW per Sistemi Embedded", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- vista la nota prot. n. 555589 del 22.12.2022 con la quale il Direttore del dipartimento di Ingegneria Elettrica, Elettronica e Informatica ha nominato la Commissione esaminatrice del concorso per l'assegnazione delle predette borse di studio;
- visto i verbali n. 1 del 19.01.2023 e n. 2 del 20.01.2023, con i quali la Commissione esaminatrice ha formulato la relativa graduatoria di merito;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19 settembre 2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto;
- visti i DD.RR. n. 2965 dell'8.10.2019 e n. 3411 del 05.11.2019 con i quali il prof. Alberto Fichera è stato nominato Delegato alla didattica con poteri di firma relativamente ad alcune tipologie di atti;
- tutto ciò premesso;

## DECRETA

**Art. 1** – È emanata la seguente graduatoria di merito degli idonei del concorso, per titoli e colloquio, per il conferimento di due borse di studio ciascuna della durata di 4 mesi e dell'importo di euro 4.000,00 (euro quattromila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32) oppure in Automation Engineering and Control of Complex Systems (LM-25), interessati a partecipare all'attività, in corso di svolgimento, nell'ambito della tematica *Studio, implementazione e valutazione di soluzioni per l'integrazione di stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie*, relativa al progetto di ricerca "Specificazione, progettazione e realizzazione di componenti HW e SW per Sistemi Embedded", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica.

1. ID risposta n. 9            p. 88/100
2. ID risposta n. 8            p. 90/100

**Art. 2** – Sono dichiarati vincitori del concorso i candidati con ID risposta n. 9 e con ID risposta 8, collocatisi utilmente nella graduatoria di merito degli idonei, con diritto alla borsa di studio di cui



UNIVERSITÀ  
degli STUDI  
di CATANIA



Ministero dell'Istruzione, dell'Università e  
della Ricerca

all'art.1, a condizione che il loro reddito personale complessivo annuo lordo, riferito all'anno di effettivo godimento della borsa, non sia superiore a euro 7.746,85.

**ART 3** - L'importo di ciascuna borsa è pari ad euro 4.000,00 (euro quattromila/00).

L'importo di ciascuna borsa verrà erogato in un'unica rata posticipata, a conclusione dell'attività di ricerca.

Il pagamento relativo a ciascuna borsa sarà effettuato previa attestazione del Responsabile scientifico della ricerca.

Ai pagamenti provvederanno i competenti Uffici dell'Amministrazione centrale.

Catania, 07/02/2023

Per il Rettore  
Il Delegato alla Didattica  
Prof. Alberto Fichera

IZ/TNP