

A PARTIES OF THE PART	UNIVERSITÀ DEG DI CATANIA Protocollo Gener		
24/01/2024			
Prot. 120193 TitIII Cl. 12			
Rep. Decreti .277			



## IL RETTORE

- Visto il bando di concorso, emanato con D.R. n. 4201, registrato in data 06.11.2023, per titoli e colloquio, per il conferimento di due borse di studio ciascuna della durata di 3 mesi e dell'importo di euro 3.000,00 (euro tremila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32), interessati a partecipare all'attività nell'ambito della tematica Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie, relativa al progetto di ricerca ""Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" e all'ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall'Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021– CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica;
- vista la nota prot. n. 233554 del 07.12.2023, con la quale il Direttore del Dipartimento di Ingegneria Elettrica, Elettronica e Informatica ha nominato la Commissione esaminatrice del concorso per l'assegnazione delle predette borse di studio;
- visti i verbali n. 1 del 10.01.2024 e n. 2 del 18.01.2024, prot. n. 117036 del 22.01.2024, con i quali la Commissione esaminatrice ha formulato la relativa graduatoria di merito;
- visto il decreto del Ministero dell'Istruzione, dell'Università e della Ricerca n. 800 del 19 settembre 2019, assunto al protocollo di Ateneo n. 13798 in pari data, con il quale il prof. Francesco Priolo è stato nominato Rettore dell'Università degli Studi di Catania per sei anni a decorrere dalla data dello stesso decreto;
- visti i DD.RR. n. 2965 dell'8.10.2019 e n. 3411 del 05.11.2019 con i quali il prof. Alberto Fichera è stato nominato Delegato alla didattica con poteri di firma relativamente ad alcune tipologie di atti;
- tutto ciò premesso;

## **DECRETA**

Art. 1 – È emanata la seguente graduatoria di merito degli idonei del concorso, per titoli e colloquio, per il conferimento di due borse di studio ciascuna della durata di 3 mesi e dell'importo di euro 3.000,00 (euro tremila/00), per studenti dell'Università degli Studi di Catania iscritti al corso di laurea magistrale in Ingegneria Informatica (LM-32), interessati a partecipare all'attività nell'ambito della tematica Studio, implementazione e valutazione di soluzioni per l'integrazione di driver e stack protocollari su piattaforme embedded con sistemi operativi real-time per applicazioni ferroviarie, relativa al progetto di ricerca "Specificazione progettazione e realizzazione di componenti HW e SW per Sistemi Embedded" con riferimento a Specifica Tecnica RFI "Fornitura di uno stack protocollare TCP/IP per architetture ARM e realizzazione di driver e di un'ambiente di test per architetture Intel x86/64" e all'ordine al supero prot. RFI-SVS.RS\A0011\P\2023\0000398 del 15/05/2023, accettato dall'Ateneo in data 03.07.2023 vista la positiva delibera del Consiglio di Dipartimento di Ingegneria Elettrica, Elettronica e Informatica del 12 giugno 2023, nell'ambito dell'Accordo Quadro dei "Sistemi Embedded per applicazioni ferroviarie" tramite Rubrica DAC n. 201/2021– CIG: 8274991299", da svolgersi presso il Dipartimento di Ingegneria Elettrica, Elettronica e Informatica.





Posizione	ID risposta	Punteggio complessivo
1	4	97
2	1	93
3	8	92

**Art. 2** – Sono dichiarati vincitori del concorso i seguenti candidati collocati utilmente nella graduatoria di merito degli idonei, con diritto alla borsa di studio di cui all'art.1, a condizione che il loro reddito personale complessivo annuo lordo, riferito all'anno di effettivo godimento della borsa, non sia superiore a euro 7.746,85:

Posizione	ID risposta	Punteggio complessivo
1	4	97
2	1	93

**Art. 3** - L'importo della borsa è pari ad euro 3.000,00 (euro tremila/00) e verrà erogato in un'unica rata posticipata. Il pagamento relativo a ciascuna borsa sarà effettuato previa attestazione del Responsabile scientifico della ricerca.

Ai pagamenti provvederanno i competenti Uffici dell'Amministrazione Centrale.

Catania, 24/01/2024

Per il Rettore Il Delegato alla Didattica Prof. Alberto Fichera

TNP/GC