

**Scheda di dottorato
42° ciclo - A.A. 2026/2027**

NOME DEL CORSO/ NAME OF THE COURSE		INGEGNERIA DEI SISTEMI, INFORMATICA E DELLE TELECOMUNICAZIONI /SYSTEMS, COMPUTER AND TELECOMMUNICATION ENGINEERING
DURATA/Duration		3 ANNI – 3 YEARS
SITO DEL DOTTORATO/ PH.D COURSE WEBSITE		https://www.dieei.unict.it/it/content/dottorato-di-ricerca
DATA INIZIO ATTIVITÀ/ Start date of course activities		31/10/2026
LINGUA / E – LANGUAGE(s)		Italiano, Inglese
COORDINATORE/ COORDINATOR		Prof. Paolo Arena
POSIZIONI A BANDO/ Advertised places		6
MODALITÀ DI AMMISSIONE/ SELECTION PROCEDURE		Valutazione dei titoli, prova orale/ <i>Assessment of qualifications, oral examination</i>
Posti con borsa di studio / Places with scholarship		
Borsa	Ente Finanziatore/ Funding Institution	Tema della ricerca Research subject
1	Università di Catania / University of Catania	Metodologie e strumenti per l'automazione e il trattamento di dati e segnali
2	Università di Catania / University of Catania	Metodi e strumenti dell'Ingegneria dell'informazione per la sostenibilità
3	Università di Catania – Dipartimento di Ingegneria Elettrica, Elettronica e Informatica University of Catania – Department of Electric, Electronic and Computer Engineering	Smart orchestration of microservice-based applications in the compute continuum
4	Avviso n. 32/2026, A.A. 2026/2027 – 42° Ciclo dottorale/ Regional Notice no. 32/2026 Academic Year 2026/2027, 42nd doctoral cycle	Da definire /To be determined
5	Avviso n. 32/2026, A.A. 2026/2027 – 42° Ciclo dottorale/ Regional Notice no. 32/2026 Academic Year 2026/2027, 42nd doctoral cycle	Da definire /To be determined
Posti senza borsa di studio/ Places without scholarship		
	Ente Finanziatore Quote Budget e Maggiorazione estero	Tema della ricerca Research subject
1	Università di Catania/ University of Catania	Metodologie avanzate per la modellistica ed il controllo di processi, dati e segnali

Prove di ammissione /Selection procedure

	MODALITÀ/MODALITY
Valutazione titoli e progetto di ricerca / Evaluation of qualifications and research project	<p>Non è prevista la presenza dei candidati Candidates presence not required</p> <p>Saranno prese in considerazione e valutate le sole certificazioni linguistiche relative alla lingua straniera: INGLESE Linguistic certifications will be considered and evaluated if related to the following foreign language: ENGLISH</p>
Prova orale/ Oral examination	<p>Data/Date: A partire da: 07/09/2026 – ore 9.00 Starting from Sept. 7th 2026 - 9.00am (Italian time)</p> <p>Luogo/Place: Dipartimento di Ingegneria Elettrica Elettronica e Informatica</p> <p>Lingua della prova orale: Italiano / Inglese Language of the oral examination: Italian/English</p>

* Qualora il numero dei candidati ammessi alla prova orale non ne consenta lo svolgimento in un unico giorno, il calendario della prova sarà pubblicato sull'**homepage del sito del Dipartimento** di afferenza del dottorato.

** I risultati delle prove di selezione saranno consultabili sull' **homepage del sito del Dipartimento** di afferenza del dottorato. La pubblicazione sul sito ha valore di notifica. Nessuna comunicazione sarà inviata ai candidati via e-mail.

If the number of candidates admitted to the oral examination is too large to allow it to be held in a single day, the examination schedule will be published on the **homepage website of the department responsible for the PhD program*

*** The results of the selection procedure will be available on the **homepage website of the department** responsible for the PhD program. Publication on the website serves as official notification. No notifications will be sent to candidates by email.*