



**Ammissione al I anno del corso di laurea magistrale a numero non programmato – A.A. 2019-2020**

*Ingegneria Elettronica (Classe LM-29)*

**Requisiti di ammissione al corso di studio**

Possono iscriversi al corso di laurea magistrale i candidati in possesso dei requisiti di partecipazione di cui (punto 1 dell'Avviso)

- a) **in possesso** di laurea nella classe **L-8 Ingegneria dell'informazione** o di titolo equivalente ai sensi del Decreto Interministeriale 09/07/2009. In alternativa occorre essere in possesso di titolo universitario conseguito all'estero di durata almeno triennale e riconosciuto idoneo dai competenti organi.
- b) **in possesso dei requisiti curriculari di seguito indicati:**

<b>Gruppi di Settori Scientifico-Disciplinari (SSD)</b>	<b>min CFU</b>
INF/01, ING-INF/05, MAT/02, MAT/03, MAT/05, MAT/06, MAT/07, MAT/08, MAT/09, SECS-S/02, CHIM/03, CHIM/07, FIS/01, FIS/03, FIS/07	36
ING-IND/31, ING-INF/01, ING-INF/04	18

**Modalità di verifica dell'adeguatezza della preparazione**

**Tutti i candidati devono compilare la domanda** di partecipazione (punto 2 dell'Avviso) procedendo nei termini e secondo le modalità previste.

La commissione verifica l'adeguatezza della preparazione personale dei candidati attraverso l'analisi dei curricula, fermo restando quanto previsto dal Regolamento didattico d'Ateneo sulla valutazione della non obsolescenza dei contenuti conoscitivi dei crediti conseguiti da più di 6 anni.

I candidati ammessi potranno **isciversi** (punto 4 dell'Avviso) al corso di studio a partire dalla pubblicazione dell'elenco degli ammessi **dal 10 ottobre ed entro il 15 ottobre 2019 (dal 16 al 31 ottobre 2019 iscrizione tardiva con mora).**

**Entro il 20 settembre 2019** sarà pubblicato l'elenco dei candidati per i quali la commissione, sulla base dell'analisi del curriculum personale, ritiene necessario verificare l'adeguatezza della preparazione personale attraverso un colloquio individuale che si svolgerà giorno **30/09/2019 ore 10:30** presso l'**aula Sala Riunioni 1 del Dipartimento di Ingegneria Elettrica Elettronica e Informatica, Viale A. Doria 6, edificio 3, Catania**. Il colloquio avrà come oggetto argomenti di base riguardanti il settore scientifico-disciplinare "ING-INF/01 – Elettronica". Nel corso del colloquio, per i candidati non in possesso di certificazione, sarà verificata anche la conoscenza della lingua inglese *che dovrà essere non inferiore al livello B1 della classificazione del CEF (Common European Framework)*

A seguito del colloquio, il candidato può essere valutato dalla commissione come AMMESSO o NON AMMESSO.

**Commissione esaminatrice**

La commissione esaminatrice, di cui al punto 3.2. dell'Avviso, è composta da:

- Prof. Salvatore Pennisi
- Prof. Gianluca Giustolisi
- Prof. Giuseppe Palmisano  
(Prof. Egidio Ragonese)

**Elenco degli ammessi**

Espletati tutti gli adempimenti previsti verrà stilato e pubblicato l'elenco degli ammessi a seguito di colloquio.



UNIVERSITÀ  
degli STUDI  
di CATANIA

AREA DELLA DIDATTICA

**Responsabile del procedimento**

Il Responsabile del procedimento amministrativo relativamente a tutte le procedure inerenti l'Avviso è individuato, ai sensi dell'art. 5, comma 1, della L. 241/90 nella sig.ra Domenica Tudisco - Ufficio Carriere studenti settore tecnico scientifico – Cittadella Universitaria Via S. Sofia 64, Catania tel. 095/ 7382059 – [domenica.tudisco@unict.it](mailto:domenica.tudisco@unict.it).