



**PROCEDURA DI AMMISSIONE AL PRIMO ANNO DEI CORSI DI STUDIO
A NUMERO NON PROGRAMMATO
(LAUREE MAGISTRALI BIENNALI)
A.A. 2025-2026**

Electronic Engineering (Classe LM-29)

Requisiti di ammissione al corso di studio

Possono iscriversi al corso di laurea magistrale in Electronic Engineering i candidati in possesso dei seguenti requisiti di partecipazione (Art. 2 delle procedure di ammissione):

- a) **Laurea nella classe L-8 Ingegneria dell'informazione o titolo equivalente ai sensi del Decreto Interministeriale 09/07/2009. Ovvero, Laurea nella classe L-9 Ingegneria industriale o titolo equivalente ai sensi del Decreto Interministeriale 09/07/2009. Ovvero, altro titolo universitario di durata almeno triennale anche conseguito all'estero e riconosciuto idoneo dai competenti organi.**
- b) **requisiti curriculari minimi acquisiti in un qualunque corso universitario, in termini di CFU (o conoscenze equivalenti) nei settori scientifico-disciplinari di seguito indicati**

Gruppi di Settori Scientifico-Disciplinari (SSD)	min CFU
INF/01, ING-INF/05, MAT/02, MAT/03, MAT/05, MAT/06, MAT/07, MAT/08, MAT/09, SECS-S/02, CHIM/03, CHIM/07, FIS/01, FIS/03, FIS/07	36
ING-IND/31, ING-INF/01, ING-INF/04	18

Modalità di verifica dell'adeguatezza della preparazione

Tutti i candidati devono compilare la domanda di partecipazione (Artt. 2-3 della procedura) procedendo nei termini e secondo le modalità previste.

La commissione verifica l'adeguatezza della preparazione personale dei candidati attraverso l'analisi dei curricula, fermo restando quanto previsto dal Regolamento didattico d'Ateneo sulla valutazione della non obsolescenza dei contenuti conoscitivi dei crediti conseguiti da più di 6 anni.

I candidati ammessi potranno **isciversi** (Art. 5 della procedura) al corso di studio **dal 29 settembre 2025 fino al 6 ottobre 2025**.

Entro il **10 settembre 2025** sarà pubblicato l'elenco degli ammessi e dei candidati per i quali la commissione, sulla base dell'analisi del curriculum personale, ritiene necessario verificare l'adeguatezza della preparazione personale attraverso un colloquio individuale.

Il colloquio si svolgerà giorno **15 settembre 2025 alle ore 10:00** presso il **Dipartimento di Ingegneria Elettrica Elettronica e Informatica (DIEEI), aula D23 Edificio 14 Didattica, viale A. Doria n. 6, Catania**. Qualora si rendesse necessario, per giustificati motivi, il candidato potrà richiedere di svolgere il colloquio tramite **video-conferenza**, inviando email al Presidente del corso di laurea, **prof. Alfio Dario Grasso (alfiodario.grasso@unict.it)**, **entro il 14 settembre 2025**.

Il colloquio verterà su argomenti di base riguardanti il settore scientifico-disciplinare "ING-INF/01 – **Elettronica**". Nel corso del colloquio, per i candidati non in possesso di certificazione, sarà verificata anche la conoscenza della lingua inglese *che dovrà essere **non inferiore al livello B2** della classificazione del CEF (Common European Framework)*.



UNIVERSITÀ
degli STUDI
di CATANIA

Commissione esaminatrice

La commissione esaminatrice, di cui all'Art. 4 delle procedure di ammissione, è composta da:

- Prof. Alfio Dario Grasso (Presidente)
- Prof. Gianluca Giustolisi
- Prof. Salvatore Pennisi
- Prof. Andrea Ballo (Supplente)

Elenco degli ammessi

Espletati tutti gli adempimenti previsti verrà stilato e pubblicato l'elenco degli ammessi a seguito del colloquio.